الجمهورية الجزائرية الديمقراطية الشعبية

المستوى: 2 تر هندسة كهربائية المستوى: 2 تر هندسة كهربائية

اختبار الفصل الأول في مادة التكنولوجيا

نظام آلي لتشكيل مزهريات من الطين

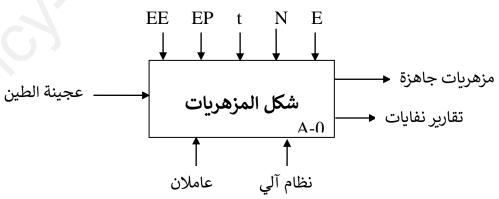
يحتوي الموضوع على 08 صفحات (من الصفحة 01 إلى الصفحة 08)

- العرض: من الصفحة 01 إلى الصفحة 04
 - العمل المطلوب: الصفحة 05
 - وثائق الإجابة: الصفحة **06 و07 و88**

دفتر الشروط المبسط:

- 1- الهدف من التالية: يهدف هذا النظام إلى تشكيل مزهريات من عجينة الطين قصد التزيين.
 - 2- وصف التشغيل: يمكن تجزئة النظام إلى:
- أشغولة الإتيان بعجينة الطين: تأتي العجينة بواسطة البساط الذي يديره المحرك M₁ لتقذف في قالب التشكيل عن طريق الرافعة A.
- المدة \mathbf{b}_1 ثم يدور المحرك \mathbf{M}_2 أشغولة تشكيل المزهرية: تبدأ عملية التشكيل بنزول ذراع الرافعة \mathbf{b}_1 حتى \mathbf{b}_2 ثم يدور المحرك \mathbf{b}_3 أداد تشكيل المزهرية، بعدها تصعد الجملة (الرافعة \mathbf{b}_3 و المحرك \mathbf{b}_3) حتى \mathbf{b}_3 أداد تشكيل المزهرية، بعدها تصعد الجملة (الرافعة \mathbf{b}_3 و المحرك \mathbf{b}_3) حتى \mathbf{b}_3
- أشغولة إخراج المزهرية: ينقل المحرك M₃ القالب السفلي يمينا ليتم إخراج المزهرية المشكلة بواسطة الرافعة C والمصاصة V، ثم يدور المحرك M₃ من جديد يسارا لإرجاع القالب إلى وضعيته.
- أشغولة التحويل: ينقل المحرك M₄ الجملة (الرافعة C والمصاصة V) يمينا لتحويل المزهرية ووضعها على بساط التصريف ليتم تصريفها في علب تحتوي على سبع(7) مزهريات وفي الاخير يعيد المحرك M₄ الجملة (الرافعة C والمصاصة V) إلى وضعيتها الأصلية.
 - 3- الأمن: حسب القوانين والاتفاقيات المعمول بها.
 - 4- الاستغلال: يتطلب النظام حضور تقني لقيادة النظام وعامل دون اختصاص لوضع العجينة.
 - 5- التحليل الوظيفى:

الوظيفة الشاملة: النشاط البياني (A-O):



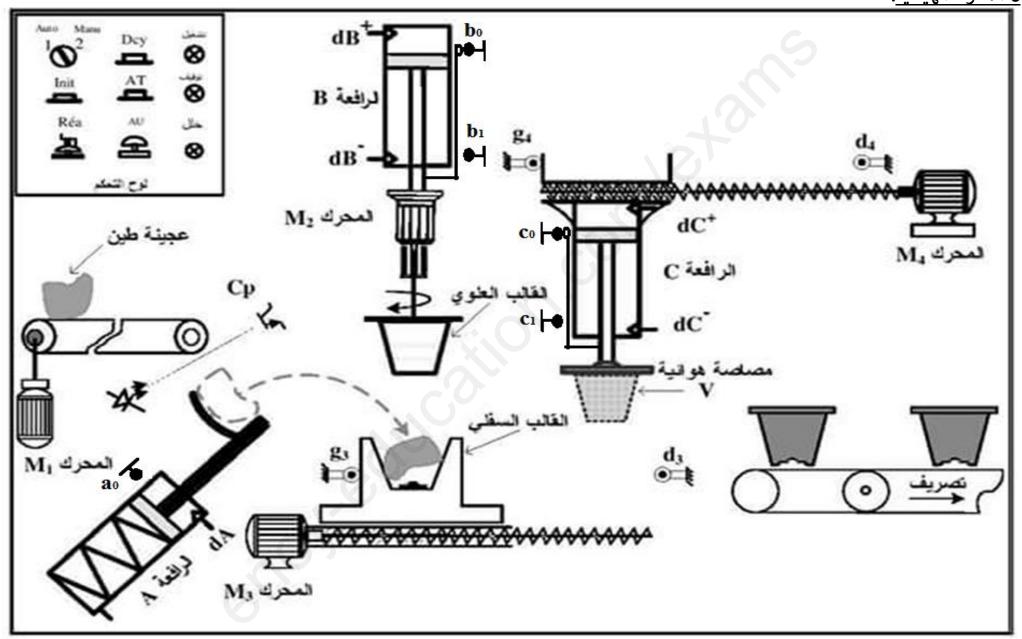
EE: طاقة كهربائية، EP: طاقة هوائية

E: تعليمات الاستغلال. N: عدد المزهريات :t زمن التشكيل.

ملاحظة: اشغولة التصريف خارج الدراسة

8/1

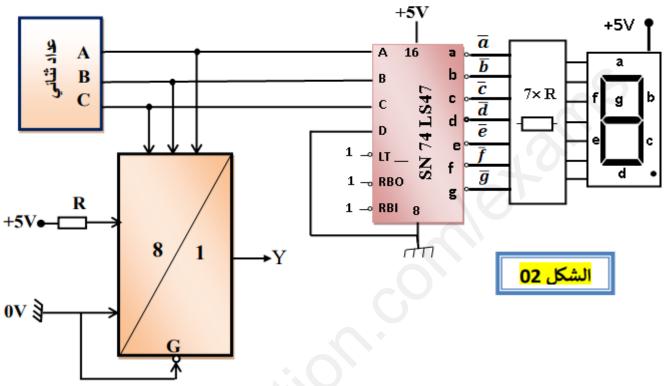
6-المناولة الهيكلية:



7- انجازات تكنولوجية : دارة اختيار المزهريات المشكلة:



دارة عد المزهريات المشكلة:

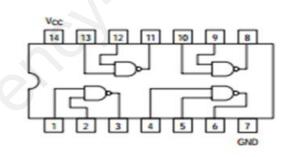


❖ وثيقة الصانع للدارة المندمجة SN74LS00:

SN74LS00

Quad 2-Input NAND Gate

ESD > 3500 Volts





ON Semiconductor Formerly a Division of Motorola

http://onsemi.com

LOW POWER SCHOTTKY

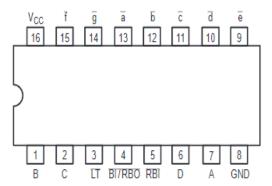
| Symbol | Parameter | Min | Тур | Max | Unit | |
|--------|----------------------------------------|------|-----|------|------|--|
| Vcc | Supply Voltage | 4.75 | 5.0 | 5.25 | ٧ | |
| TA | Operating Ambient Temperature Range | 0 | 25 | 70 | *C | |
| IOH | Output Current - High | | | -0.4 | mA | |
| loc | Output Current - Low | | | 8.0 | mA | |



💠 فهرس الصانع للدارة 7447



CONNECTION DIAGRAM DIP (TOP VIEW)



PIN NAMES

| A, B, C, D | BCD Inputs |
|------------------------------------|------------------------|
| RBI | Ripple-Blanking Input |
| LT | Lamp-Test Input |
| BI/RBO | Blanking Input or |
| | Ripple-Blanking Output |
| \overline{a} , to \overline{g} | Outputs |
| | |

| LOADING (N | Note a) |
|------------|---------|
|------------|---------|

| HIGH | LOW |
|----------------|-----------|
| 0.5 U.L. | 0.25 U.L. |
| 0.5 U.L. | 0.25 U.L. |
| 0.5 U.L. | 0.25 U.L. |
| 0.5 U.L. | 0.75 U.L. |
| 1.2 U.L. | 2.0 U.L. |
| Open-Collector | 15 U.L. |

TRUTH TABLE

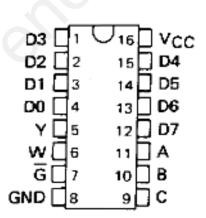
| | _ | | - IN | PUTS | s — | | | | | OUTPUTS — | | | | | |
|---------------------------|----|-----|------|------|-----|---|--------|---|----|-----------|----|---|---|----|------|
| DECIMAL OR FUNCTION | LT | RBI | D | С | В | Α | BI/RBO | ā | Б | C | đ | ē | Ť | g | NOTE |
| 0 | Н | Н | L | L | L | L | Н | L | L | L | L | L | L | Н | Α |
| 1 | Н | Х | L | L | L | Н | Н | Н | L | L | Н | Н | Н | Н | A |
| 2 | Н | Х | L | L | Н | L | Н | L | L | Н | L | L | Н | L | |
| 3 | Н | Х | L | L | Н | Н | Н | L | L | L | L | Н | Н | L | |
| 4 | Н | Х | L | Н | L | L | Н | Н | L | L | Н | Н | L | L | |
| 5 | Н | Х | L | Н | L | Н | Н | L | Н | L | L | Н | L | L | - |
| 6 | Н | Х | L | Н | Н | L | Н | Н | Н | L | L | L | L | L. | |
| 7 | Н | Х | L | Н | Н | Н | Н | L | L | L | Н | Н | Н | Н | |
| 8 | Н | Х | Н | L | L | L | Н | L | L | L | L | L | L | L | |
| 9 | Н | Х | Н | L | L | Н | Н | L | L | L | Н | H | L | L | |
| 10 | Н | Х | Н | L | Н | L | Н | Н | Н | Н | L) | L | Н | L | |
| 11 | Н | X | Н | L | Н | Н | Н | Н | Н | L | L | Н | Н | L | |
| 12 | Н | Х | Н | Н | L | L | H | Н | L | H | Н | Н | L | L | |
| 13 | Н | Х | Н | Н | L | Н | Н | L | ıН | Н | L | Н | L | L | |
| 14 | Н | X | Н | Н | Н | L | Н | Н | Н | Н | L | L | L | L | |
| 15 | Н | X | Н | Н | Н | Н | Н | Н | Н | Н | Н | Н | Н | Н | |
| BI | Х | X | Х | Х | Х | X | L | Н | Н | Н | Н | Н | Н | Н | В |
| RBI | Н | L | L | L | L | L | L | Н | Н | Н | Н | Н | Н | Н | С |
| ĽΤ | L | Х | X | X | X | X | Н | L | L | L | L | L | L | L | D |

H = HIGH Voltage Level L = LOW Voltage Level X = Immaterial

💠 فهرس الصانع للدارة المندمجة 74151:

FUNCTION TABLE

| l . | 11 | OUT | PUTS | | |
|-----|------|-----|--------|----|-----------|
| s | ELEC | T | STROBE | ~ | w |
| C | В | Α | Ğ | | ** |
| Х | × | × | Н | L | Н |
| L | L | L | L | DO | DO |
| L | L | Н | L | DI | <u>D1</u> |
| L | н | L | L | D2 | 02 |
| L, | н | н | L | D3 | <u>D3</u> |
| н | L | L | L | D4 | D4 |
| н | L | н | L | D5 | DS. |
| Н | н | L. | L | Đ6 | D6 |
| н | н | н | L | D7 | D7 |



العمل المطلوب

ا - هيكلة النظام الألى:

س1-اعتمادا على دفتر الشروط والمناولة الهيكلية أكمل مخطط هيكلة النظام الآلي على وثيقة الإجابة <mark>رقم 01</mark> الصفحة 8/6.

<u>ا</u>- التحليل الوظيفي التنازلي:

س2-أكمل التحليل الوظيفي التنازلي على وثيقة الإجابة <mark>رقم 10الصفحة 8/6.</mark>

اا- تحلیل و إنجازات مادیة:

♦ اشغولة تشكيل المزهريات: يدور المحرك M₂ لمدة 50s لتشكيل المزهرية.

س3-حول العدد 50(50) في النظام العشري إلى الأنظمة التالية: النظام الثنائي الطبيعي Binaire، النظام الثنائي الانعكاسي GRAY، النظام الثنائي المرمز عشري BCD، النظام السداسي عشر مع توضيح طريقة التحويل.

الصفحة 8/3: دارة اختيار المزهربات المشكلة الشكل 01 الصفحة 8/3:

يتم اختيار المزهريات المشكلة بعد تحويلها على أساس 3 مقاييس هي الشكل (a) والسمك(b) والوزن(c)، بحيث يقبل النظام المزهريات التي تحتوي على الأقل على مقياسين صحيحين كما يرمز لمخرج دارة اختيار المزهربات بالرمز S.

س4-املاً جدول الحقيقة الموافق على وثيقة الإجابة <mark>رقم 02 الصفحة 8/7.</mark>

س5-استخرج المعادلة المنطقية المبسطة باستعمال جدول كارنو على وثيقة الإجابة رقم 02 الصفحة 8/7. س6-أرسم التصميم المنطقي والكهربائي الموافقين لهذه الدارة على وثيقة الإجابة رقم 02 الصفحة 8/7.

ذريد تجسيد المعادلة المبسطة باستعمال البوابات المنطقية NAND فقط انظر وثيقة الصانع للدارة المندمجة SN74LS00N الشكل 03 الصفحة 8/7.

س7-أكتب المعادلة المبسطة S باستعمال بوابات NAND (لا و) فقط.

س8-أعط التمثيل المنطقي للدالة المبسطة ببوابة NAND (لا و) فقط.

س9-فسر مدلول الرموز SN74LS00N.

س10 —ما هي قيمة التغذية المناسبة للدارة المندمجة SN74LS00N مع التبرير؟

❖ دارة عد المزهربات المشكلة (الشكل 02) الصفحة 8/3:

س11 – ما اسم ووظيفة الدارة SN74LS47؟

س12 – ما هو دور شبكة المقاومات المتصلة بالمرقن؟

س13-ما هو نوع المرقن؟

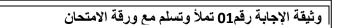
س14 – إذا وضعنا (0 منطقي) في المدخل (\overline{LT}) ماذا يحدث للمرقن؟ استنتج عندئذ دور هذا المدخل؟

س15 – املاً جدول الحقيقة المرافق لترقين الإعداد من 0 الى7 <mark>على وثيقة الإجابة 03.</mark>

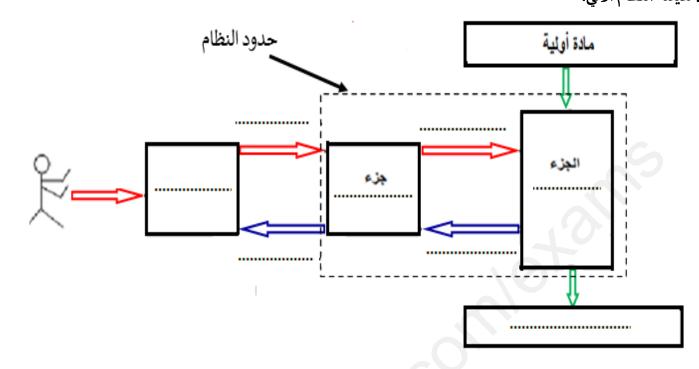
❖ عند وصول العداد إلى عد 7 مزهريات تُرسل إشارة إلى جزء التحكم بواسطة منتخب المعلومات (Y=1).

س16-أكمل الربط المناسب لهذا المنتخب <mark>على وثيقة الإجابة 03.</mark>

س17-ماهو د ور المدخل Gفي الدارة المندمجة 74LS151؟

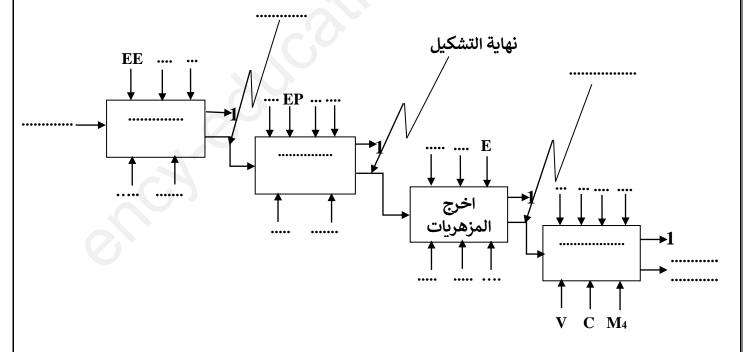


ج1: هيكلة النظام الآلي:



الاسم واللقب:

ج2: التحليل الوظيفي التنازلي A0:

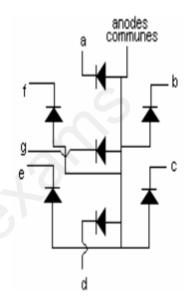


| ••• | الاسم واللقب: | (متحان | لم مع ورقة ال | 0 تملأ وتسا | قة الإجابة رقم2 | وثب |
|-----|------------------------|-----------------|-------------------|-----------------|-----------------|--------------|
| | ج5: المعادلة المنطقية: | | | | ِل الحقيقة: | - ج4: جدو |
| | $\backslash bc$ | | المداخل | | المخرج | |
| | a | а | <i>b</i> | С | S | |
| | | | | | | |
| | | | | | | |
| | S= | | | | | |
| L | | | | | G | |
| | | | | | | |
| | | | | | | |
| | | | | | | |
| | التصميم الكهربائي: | نطق ، | لتصميم الم | | | ج6: |
| ph | N | | | | | |
| | 'NAND "فقط: | طقية لاو ' | بوابات المن | مبسطة بال | ة المعادلة كالد | ج7: كتابا |
| | S = | | | | | |
| | = | • • • • • • • • | • • • • • • • • • | • • • • • • • • | ••• | |
| | | | | | | |
| | a b c "NAND"فقط: | بالبوابات ال | والمبسطة ا | للمعادلة و | ميم المنطقي | ج8: التص |
| | 8/7 | | | | | |

وثيقة الإجابة رقم 03 تملأ وتسلم مع ورقة الامتحان الاسم واللقب:

ج15: جدول الحقيقة للمرقن:

| | اد | مخارج العداد | | | | | ۣقن | المر | * 4 | | | |
|--------|----|--------------|---|---|----------------|------------------|-----|------|----------------|----------------|--------|---|
| العشري | A | В | С | ā | \overline{b} | <u></u> <u> </u> | d | ē | \overline{f} | \overline{g} | المرقن | Y |
| 0 | | | | | | | | | | | C | |
| 1 | | | | | | | | | | | | |
| 2 | | | | | | | | | | | ν | |
| 3 | | | | | | | | | | | m | |
| 4 | | | | | | | | | | | 7 | |
| 5 | | | | | | | | | | | Ŋ | |
| 6 | | | | | | | | | | | σ | |
| 7 | | | | | | | | | | | ٦ | |



ج16-دارة منتخب المعلومات: